

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年5月19日 (19.05.2005)

PCT

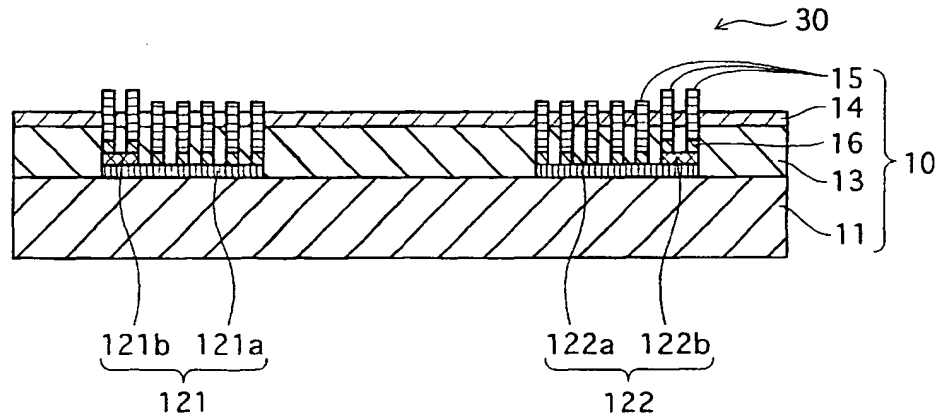
(10) 国際公開番号
WO 2005/045872 A1

- (51) 国際特許分類: H01J 11/02 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/016654 (75) 発明者/出願人 (米国についてのみ): 山本 伸一 (YAMAMOTO, Shinichi). 西谷 幹彦 (NISHITANI, Miki-hiko). 森田 幸弘 (MORITA, Yukihiro).
(22) 国際出願日: 2004年11月10日 (10.11.2004)
(25) 国際出願の言語: 日本語 (74) 代理人: 中島 司朗, 外(NAKAJIMA, Shiro et al.); 〒5310072 大阪府大阪市北区豊崎三丁目2番1号淀川5番館6F Osaka (JP).
(26) 国際公開の言語: 日本語
(30) 優先権データ:
特願 2003-379730
2003年11月10日 (10.11.2003) JP
特願 2004-305185
2004年10月20日 (20.10.2004) JP
(71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).
(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

/続葉有/

(54) Title: PLASMA DISPLAY PANEL

(54) 発明の名称: プラズマディスプレイパネル



(57) Abstract: A plasma display panel (PDP) for ensuring a wall charge retaining performance on a protection film surface, and reducing a discharge starting voltage to reduce power consumption with a discharge variation at driving limited. The front panel of the PDP comprises a catalyst layer dispersedly formed on the front surface of a stripe-like display electrode formed on one surface of a glass substrate, and needle-like crystals consisting of graphite and formed on the catalyst layer so as to stand close together, dielectric films and protection films being formed so as to fill the gaps between the needle-like crystals. The needle-like crystals, a dielectric film material and a protection film material form a phase separating structure.

(57) 要約: 本発明は、PDPにおいて、保護膜表面の壁電荷保持性能を確保するとともに、駆動時における放電ばらつきの発生を抑えながら、放電開始電圧を低減して消費電力の低減を図ることを目的とする。そのため、本発明のPDPの前面パネルは、ガラス基板の片面に形成したストライプ状の表示電極の表面上に、触媒層が分散して形成され、その触媒層上に、グラファイトからなる針状結晶体が林立するように形成されている。そして、その針状結晶体どうしの間を埋めるように、誘電体膜と保護膜が形成されている。針状結晶体と、誘電体膜の材料と保護膜の材料とが相分離構造物を形成している。

WO 2005/045872 A1



(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告書
- 請求の範囲の補正の期限前の公開であり、補正書受領の際には再公開される。

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。